## OPTICAL INFORMATION RECORDING AND REPRODUCING DEVICE

Publication number: JP63161569
Publication date: 1988-07-05

Inventor:

SATO ISAO; FUKUSHIMA YOSHIHISA; TAKAGI YUJI;

HIGASHIYA YASUSHI

Applicant:

MATSUSHITA ELECTRIC IND CO LTD

Classification:

- international:

G11B7/00; G11B7/004; G11B20/10; G11B7/00;

G11B20/10; (IPC1-7): G11B7/00; G11B20/10

- European:

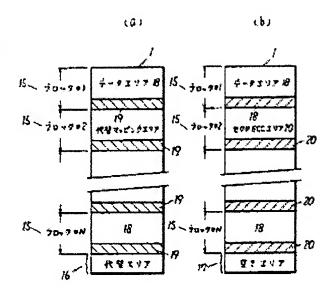
Application number: JP19860313904 19861224 Priority number(s): JP19860313904 19861224

Report a data error here

#### Abstract of **JP63161569**

PURPOSE: To improve the reliability of data reproduction for both a recording type optical disk and a reproduction only optical disk by adopting unifiedly the same track allocation for the handling of a defective sector of an optical disk. CONSTITUTION: The type of an optical disk 1 is identified, and in case of the recording type optical disk as shown in figure (a), a spare area is used as an alternative sector 16 and a defective sector detected by a defect sector detecting means is substituted into the alternative sector 16 by a sector substituting means. In case of the reproduction only type optical disk as shown in figure (b), the spare area is used as a check sector recorded with a 2nd coded data in advance and if error correction disable state takes place by means of a 1st error control means at the reproduction of the sector for a data area 18 takes place, a 2nd error control means uses the check sector corresponding to the error sector to apply error correction. Since the same track location is applied unifiedly to handle a defective sector of both types of disks, the reliability of data recording/reproduction is improved for both the recording type optical disk and the

reproduction only type optical disk.



Data supplied from the esp@cenet database - Worldwide

# ⑩ 公 開 特 許 公 報 (A)

昭63 - 161569

@Int Cl.4

識別記号

庁内整理番号

43公開 昭和63年(1988)7月5日

G 11 B 20/10 7/00 Q-6733-5D A-7520-5D

(全9頁) 未請求 発明の数 1 審査請求

②発明の名称 光情報記録再生装置

> 創特 願 昭61-313904

願 昭61(1986)12月24日 23出

冗発 明者 佐 藤 勲 ②発 明 者 福 島 能 久 明 者 木 裕 司 ②発 髙 易 ②発 明 者 谷 東 松下電器産業株式会社 願 の出 人

大阪府門真市大字門真1006番地 松下電器産業株式会社内 大阪府門真市大字門真1006番地 大阪府門真市大字門真1006番地 大阪府門真市大字門真1006番地

松下電器產業株式会社内 松下電器產業株式会社内 松下電器産業株式会社内

大阪府門真市大字門真1006番地

外1名 弁理士 中尾 敏男

明 細

1. 発明の名称

团代

理

光情報記録再生装置

2. 特許請求の範囲

(1) アータを記憶するアータエリアと予備エリ アとで構成する複数のプロックに分割された記録 型光 ディスク および 再生 専用型 光 ディスクに デー タを記録再生する光情報記録再生装置において、 光ディスクのタイプを識別するディスクタイプ調 別手段と、データを第1のエラー訂正検出符号で 符号化した第1の符号化データを生成し再生され た符号化データのエラーを検出し訂正する第1の エラー制御手段と、前記光ディスクに前記第1の 符号化データを記録あるいは再生する記録再生手 段と、前記第1の符号化データを第2のエラー訂 正検出符号の情報記号部として符号化した第2の 符号化データを記録した検査セクタを用いてエラー を検出し訂正する第2のエラー制御手段と、欠陥 セクタを検出する欠陥セクタ検出手段と、前記プ ロックのアータエリアの欠陥セクタを代替するセ クタ代替手段とを備え、前記アィスクタイプ識別 手段によって、記録型光ディスクが検出された場 合は前記予備エリアを代替セクタとして使用し、 前記欠陥セクタ検出手段で検出された欠陥セクタ を前記セクタ代替手段で前記代替セクタに代替し、 再生専用型光ディスクが検出された場合は前記予 備エリアを前記第2の符号化データを予め記録し た検査セクタとして使用し、前記アータエリアの セクタ再生時に前記第1のエラー制御手段で生じ た訂正不能エラーを前記第2のエラー制御手段で 設当エラーセクタに対応した検査セクタを用いて 訂正することを特徴とする光情報記録再生装置。 (2)セクタ代替手段は、予備エリアを代替セク タとマッピングセクタに割り当てると共に、前記 マッピングセクタのマッピングデータを格納する 記憶手段を有し、前記記憶手段のマッピングデー タによってデータエリアの欠陥セクタを代替セク タに代替し、前記アータエリアの欠陥セクタと代 替記録した代替セクタのアドレス対応マップ情報 を前記マッピングセクタに再記録することを特徴 とする特許請求の範囲第 1 項記 観の光情報記録再生数値。

(3)予備エリアをプロック当たり1トラック設けたことを特徴とする特許請求の範囲第1項記載の光情報記録再生装置。

(4)予備エリアをプロックの各トラック毎に1 セクタ設けたことを特徴とする特許請求の範囲第 1項記載の光情報記録再生装置。

(5) プロックは、記録型光ディスクと再生専用型光ディスクでデータエリアと予備アエリアのトラック、セクタ配置関係を同じくしたことを特徴とする特許請求の範囲第1項から第4項いずれかに記載の光情報記録再生装置。

### 3. 発明の詳細な説明

産業上の利用分野

本発明はレーザ光を照射して情報を記録再生する光情報記録再生装置に係るもので、特に記録型光ディスクと再生専用型光ディスクの欠陥セクタの管理を統一的に行なう光情報記録再生装置に関する。

はアータに対してエラー検出訂正のための符号化セクタ単位で行ない、各セクタがカンがある。しかしながら、のは、いるようにひられているので、ないないのではいるというでは、アータの全域になり、アータの正常な再生が困難になる場合があった。

そこで、WTディスクではデータを配録した限 後にデータを再生し記録したデータが正しく再生 されることを確認する、欠いないでは、欠いないではです。 イを行なって欠陥セクタを検出し、欠いなりの時での領域に投けた代替をした代替をした代替が行なわれてきた。 がよって欠陥が増加するため代替セクタのでは、アカのや繰り返しにはいいである。 ではないった問題点が有った。 従来の技術

発明が解決しようとする問題点

光ディスクでは、 1 μ m 程度に絞ったレーザー 光を照射し記録再生を行なうために、ディスク表 面のほこりやディスク基材内の異物、あるいは記 録面の欠陥等が原因となる種々のエラーが発生す る。このため、セクタ構造を有する光ディスクで

また、ROディスクは専用工場において大量にスタンプ複製が行なわれる関係で上配のリードペリファイは採用できず、生産したディスクのすべてを再度読みだして検査して不良ディスクを破棄することでそのデータ品質を管理している。このように全数検査することは、製造コストの上昇となる問題があった。

本発明はかかる点に鑑み、光ディスクの欠陥セクタの取り扱いを同一のトラックアロケーションで統一的に行なうことによって配録型光ディスクおよび再生専用型光ディスクのどちらについてもデータ再生の信頼性の高い光情報配録再生装置を提供することを目的とする。

問題点を解決するための手段

本発明は光ディスクのタイプを観別するディスクのタイプを観別するディスクのタイプを観別するディスクタイプを観別するディスクを第1のエラーを検出した第1のイラーを検出しずる第1のエラー制御手段と、光ディスクに第1の符号化データを記録あるいは再生する記録再生

手段と、第1の符号化データを第2のエラー訂正 検出符号の情報記号部として符号化した第2の符 号化データを記録した検査セクタを用いてエラー を訂正する第2のエラー制御手段と、欠陥セクタ を検出する欠陥セクタ検出手段と、データセクタ の欠陥セクタを代替するセクタ代替手段とからな る。

作用

タに生じたエラーを訂正するエラー訂正検出回路 (EDAC)、8はホストCPU4からのデータ に第1のエラー訂正検出符号を付加した符号化デー タをディジタル変調してライトデータ100を出 カしたり、トライプ2のリードアータ101から アータを復調するデータ変調復調回路( MODE M)、9は目的セクタアドレスを検出して、記録・ 再生・消去の開始 個号を発生するセクタリード/ ライト制御回路、10はコントローラ3の動作を 制御する制御CPU、11はドライア2とのイン ターフェース、12は光ティスク1のマッピング セクタのマッピングアータを格納しておくマッピ ングメモリ、13は検査セクタの第2のエラー釘 正検出符号の復号を行なう時に使用する作業エリ アとしてのパリティパッファ、14はラートゲー ト 1 0 2 と イレー ズゲート 1 0 3 と リードゲート 104とをオアするOR回路、100はデータ変 調 復 調 回 路 8 からの変調 データで光 ディスク 1 に 記録するライトアータ、101は光ディスク1か あ再生されたリードデータ、102はライトデー

ングセクタに再記録する。また、再生専用型光ディスクの場合は、予備エリアを第2の符号化データを予め記録した検査セクタとして使用し、データンエリアのセクタ再生時に第1のエラー制御手段でエラー訂正不能が生じたとき第2のエラー制御手段で改当エラーセクタに対応した検査セクタを用いてエラー訂正する。

#### 実 施 例

タ 1 0 0 が有効なことを示すライトゲート、 1 0 3 は光ディスク 1 を消去するためのイレースゲート、 1 0 4 はアータ変調復調回路 8 にデータ復調開始を指示するリードゲート、 1 0 5 は再生アドレス信号、 1 0 6 は制御 C P U 1 0 の C P U データパスである。

第2図は本発明に適用される光ディスクの第1の実施例のディスクフォーマット構成図である。 第2図(a)はWTディスク、第2図(b)はR Oディスクのディスクフォーマット構成図である。

第2 図において、1 は光ディスク、1 5 は複数のトラックからなるプロック(#1から#N)、1 6 は代替/マッピングエリア1 9をオーパフローした欠陥セクタを記録する代替エリア、1 7 は代替エリア1 6 に対応しROディスクでは使用しない空きエリア、1 8 はデータを第1のエラー訂正検査で与で符号化した符号化データを記録するででは安エリア、1 9 はプロック15の欠陥セクタを代替スエリア、1 9 はプロック15の欠陥セクタを代替アングエリア、2 0 は第2のエラー訂正検出符号

で符号化した検査セクタからなるセクタECCエリアである。

第3 図は第2 図のプロック 1 5 の詳細構成図であって、 第3 図(a)は W T ディスクの、 第3 図(b)は R O ディスクの詳細構成図である。

第3図(a)において、プロック15はn本のトラックを有し、データを記録再生するためのデータセクタS(S1からS16)からなる(n-1)本のトラック(1からn-1)とこれらデータセクタSの欠陥セクタを代替する代替セクタR(R1からR14)と代替された欠陥セクタと代替セクタトのアドレス対応情報を管理するマッピングセクタのアドレス対応情報を管理するマッピングで構成される。第3図の実施例において、マッピングをあれる。第3図の実施例において、マッピングラクタを記録を重要なである。第3図の実施のにおいて、マッピングデータに録せるからデータ信頼性およびマッピングデータ記録中の停電などのシステムダウンを考えて複数セクタを割り当てるのがよい。

第3図(b)において、プロック15はデータ が予め記録されたアータセクタS(S1からS1

ングされ、各プロック15の全てのセクタにテストデータを記録再生してセクタアドレスエラー、データエラーあるいはデータ部のディフェクトの有無をチェックし、エラーのあった欠陥セクタを代替したマッピングデータがマッピングセクタM(M1とM2)に記録されているものとする。

マッピングデータはプロック15の欠陥セクタ

6)からなる(n-1)本のトラック(1からn-1) とこれらデータセクタSの第1の符号化データを 情報符号として第2のエラー訂正検出符号で符号 化した第2の符号化テータを配録した検査セクタ P(P1からP18)の1本のトラックから構成さ れる。第3図(b)では斜線を付けたセクタS1、 S3、・・、のオーパーオール・パリティを検査 セクタP11に記録する様子を示してある。

以上のように構成された本実施例の光ディスクと光情報記録再生装置ついて、以下その動作を説明する。

まず、コントローラ3は、電源投入時および光 ディスク1の交換時にドライブ2に現在挿入され ている光ディスク1の種別を問い合わせ、ドライ ブ2は光ディスクカートリッジの識別穴あるいは 光ディスク1のコントロールトラックに記録され た制御情報で光ディスク1の種類を検出し、その 内容をコントローラ3に通知する。

光ディスク 1 が記録型光ディスクの場合は、プロック 1 5 の # 1 から # N が最初にフォーマッティ

アドレスと代替記録された代替セクタのアドレス、 代替セクタの使用状況マップ、代替トラックエリ アのセクタの使用状況などから構成される。

プロック15のトラック数(n本)は、光ディスクドライブの検索機構の特徴から高速検索可能な値、すなわち光ヘッドのアクチュエータの可動範囲(密検索あるいはトラックジャンピング範囲)に選ぶ。こうすることによって低速度のリニアモータを動かす必要が無くなり高速のセクタ代替処理が行なえる。

いま、光ディスク1がWTディスクである場合 にデータ記録するときの動作を説明する。

( 1 ) ホスト C P U 4 は、システムインターフェース 5 にライトコマンドを出力する。ライトコマンドは目的セクタアドレス、記録するセクタアロック数、ライトオペコードなどのデバイスコマンドプロック( D C B ) からなる。

(2)コントローラ3の制御CPU10はシステムインターフェース5からDCBを受取り、ドライブ2に目的セクタの属するプロック15の代替

/マッピングエリア19のトラックをシークする よう指示する(ただし、第1図においてはドライ プ2の検索系、制御CPU、ドライブ制御インター フェースのプロックは図示していない)。

(3)トラック検索を完了すると、コントローラ 3の制御CPU10はマッピングセクタM1を統 み込み、マッピングメモリ12に格納する。もし、 マッピングセクタM1がエラーならM2を読む。 (4)マッピングメモリ12へのマッピングデー タの格納が完了すると、ホストCPU4からデー タがシステムインタフェース5 経由でRAM6に 転送される。

(5)エラー訂正検出回路7はRAM6に転送されたアータに第1のエラー訂正校出符号を付与する。

(6)制御CPU10はドライブ2に目的セクタのあるトラックのシークを指令し、セクタリード /ライト制御回路9に目的セクタのアドレスとライト指令をセットする。

(7)セクタリード/ライト制御回路9が目的セ

(1) ホストCPU4はシステムインターフェース5 にリードコマンドを出力する。リードコマンドを出力する。リードコマンドは目的セクタアドレス、 読み取るセクタブロック数、リードオペコードなどのデバイスコマンドプロック(DCB)からなる。

(2)コントローラ3の制御CPU10はシステムインターフェース5からDCBを受取り、ドライブ2に目的セクタの属するプロック15の代替 /マッピングエリア19のトラックをシークするよう指示する。

(3)トラック検索を完了すると、コントローラ 3の制御CPU10はマッピングセクタM1を読 み込み、マッピングメモリ12に格納する。もし、 マッピングセクタM1がエラーならM2を読む。 (4)マッピングメモリ12へのマッピングデー タの格納が完了すると、コントローラ3は目的セ クタアドレスの属するトラックを割りだして、ド ライブ2にシークを指令する。

(5)制御CPU10はセクタリード/ライト制御回路9に目的セクタのアドレスとリード指令を

クタを検出すると、 ライトゲート 1 0 2 をデータ 変調復調回路 8 に出力して R A M 6 から符号化データを読み出してディジタル変調し、 ライトデータ・1 0 0 をドライブ 2 に出力する。ドライブ 2 では、 ライトゲート 1 0 2 は半導体レーザドライブ回路 を記録モードにし、 ライトデータ 1 0 0 で変調してセクタに記録する。

(8)(6)の目的セクタアドレスは記録に先だってマッピングメモリ12のマッピングデータを 照して該当セクタが欠陥かどうかが調べられ、で り目的セクタが欠陥セクタであればマッピングデータから代替セクタアドレスを知って、該当アータを から代替セクタッピングエリア19の代替セクタ タRにデータを起録する。さらに該当アロック 15の代替セクタを使い切った場合、代替エクタを 5の代替セクタを使い切った場合、代替エリア1 6の未使用セクタを代替セクタに割付け、マッピングメモリ12を書き換えると共に該当マッピングセクタM1、M2を更新する。

以上でデータ記録動作の説明を終わり、次にデータ再生についてその動作を説明する。

セットする。目的セクタアドレスは、再生に先だってマッピングメモリ12のマッピングデータを参照して当該セクタ15が欠陥かどうか調べ、もし欠陥セクタであればマッピングデータから代替セクタアドレスを知って、該当プロックの代替セクタをリードする。

(6)セクタリード/ライト制御回路9が目的セクタを検出すると、リードゲート104をデータ 変調復調回路8に出力してリードデータ101を 復調し、復調データをRAM6に格納する。

(7) R A M 6 に格納された復調データはエラー 訂正検出回路7でエラー検出と訂正が行なわれR A M 6 に再度格納される。

(8)RAM6のエラー訂正されたデータをホストCPU4にシステムインターフェース5 経由で 転送する。

でデータの再生動作が完了する。

また、光ディスクは繰り返し記録による記録順の劣化や使用中に付着したゴミやよごれによって セクタが不良となることがある。このため、デー ・タ記録直後に記録データをリードし、データの品質を第1のエラー訂正検出符号をデコードしてエラーシンドロームの状態を検査し、もし所定の基準以上のエラーがある場合は当該セクタを新たに欠陥セクタとして代替する。このリードペリファイ動作は、マージンをとるために再生条件やエラー訂正能力をわざと思くした厳しい条件でチェックされる。

ついで、該当セクタのデータを該当プロックを ちの未使用代替セクタに記録し、アッピングセクタ M に に マッピングセクタ M の内容を更新して マッピング タ M の内容を 常 で な な で か で な な で で な な で で な な の で で と で で な な の で で と で で な な の で に で で か に で 直 で ア マッピング データ の で に で で か に で 直 で ア マッピング データ の に で で か に で で か に で で か に で で か に で 直 で ア マット ア クチュエータ で 高 速 ぶ ことによって、 1 ~ ラック数である数 1 0 本 に 選ぶことに

以上の説明で明らかなように、光ディスクをアロックに分割し、各プロック毎に欠陥セクタのマッピングデータを記録するマッピングデータとを設けることによって、効率的で高速なセクタ代替処理を実現できる。また、アロックなセクタ代替処理を実現できる。また、アロックでよってマッピングデータを格納するの定価格化を可能にする。

第4 図は、本発明のRO光ディスクのセクタE C C エリア 2 O の第2 のエラー訂正符号の一実施 例の構成図を示すものである。第4 図において、 2 1 はデータセクタ、2 2 は検査セクタである。

第4図において、データエリア18は(n-1)本のトラックとmケのセクタの例で、第1のエラー 町正符号で符号化されたデータセクタ21の第1 の符号化データに対して各トラックから1セクタ ずつ、2セクタおきの計(n-1)ケのセクタについてオーパーオール・パリティを取った第2の符 号化データがセクタECCエリア20の検査セクタ22に記録されている。すなわち、トラック1、 2 ケのマッピングセクタ M で初期の欠陥セクタの みならず使用中に発生した代替処理の追加欠陥セ クタをも十分登録することができ、マッピングデー・ タの容量も 1 ~ 2 セクタと少ないためコントロー ラ 3 に小容量のメモリを持つことで容易にマッピ ングデータを管理できる。

たとえば、64トラック/プロック、16セクタ/トラック、1,024パイト/セクタ、マッピングデータとして欠陥セクタアドレス3パイトと仮定すると、170セクタ相当の欠陥セクタが収容できるから170/(64×16)=16.6%の欠陥率まで取り扱える。これは実用上十分に余裕のある値である。

以上のように、欠陥セクタはプロック単位でマッピングセクタで管理されるためコントローラ8のマッピングメモリ17は1~2セクタ程度の小容量でよく、また、プロックは光ヘッドの密検索シャンピングで高速に検索できるため高速なセクタ代替が行なえる。

セクタ 2 の  $S_{12}$ 、トラック 2 セクタ 4 の  $S_{24}$ 、・・、トラック (n-1)、セクタ (m-1) の  $S_{n-1m-1}$  符号化データのオーパーオール・パリティ  $P_1$ 、トラック 1 、セクタ 3 の  $S_{13}$ 、トラック 2 セクタ 5 の  $S_{26}$ 、・・、トラック (n-1)、セクタ (m) の  $S_{n-1m}$  符号化データのオーパーオール・パリティ  $P_2$  というようにして  $P_1$  から  $P_n$  の n ケの検査 セクタを予め 記録 してある。

いま、第4図のように構成したプロック15をもつROディスクにセクタの全域におよぶようなエラーを生じる欠陥があって、データ再生時にエラー検出訂正回路7で訂正不能エラーが検出されたときのデータ再生動作について説明する。

( 1 ) コントローラ3の制御CPU10は、訂正不能セクタの第2の符号化データを生成した該当プロックのセクタアドレス、セクタECCエリア20の該当検査セクタ22を割り出す。

(2)コントローラ3はドライブ2に先頭セクタ のトラックのシークを指令する。

(3)トラックシークが終了すると、制御CPU

10は訂正不能セクタ以外のデータセクタ21と 検査セクタ22を1セクタづつ再生し、RAM6 の第1の符号化データをパリティパッファ13を 作楽エリアとしてセクタ間のオーパーオール・パ リティをとる。

(4) 訂正不能セクタ以外のデータセクタ21と 検査セクタ22のすべてのオーパーオール・パリ ティを計算したパリティパッファ12の内容が訂 正不能セクタの訂正されたデータである。

第4図から明らかなようにオーパーオール・パリティを計算するデータセクタ21はプロック15内では同じセクタアドレスのセクタは1ケしか含まれないから少なくとも隣あうセクタのデータフィールド部間のセクタID部、ギャップ部の数10パイトから100パイト以下のディフェクトであれば検査セクタに関わるセクタが1ケ以上エラー訂正不能となることはないので訂正できる。

さらに、オーパーオール・パリティの代わりに リードソロモン符号などを複数のセクタに記録し ておけば複数のセクタにエラーがあってもて訂正

ファイの処理時間を改善するもので、セクタ代替 /マッピングエリアで1トラックジャンプを実行 することによってディスク回転待ち時間を優小と する。

### 発明の効果

以上説明したように、本発明によれば記録型光ディスクと再生専用型光ディスクの欠陥セクタの取り扱いを同一のトラックアロケーションで統一的に、しかも高速かつコンパクトに処理を行なうことができ、記録型光ディスクおよび再生専用型光ディスクのどちらについてもデータ記録再生の信頼性の高い光情報記録再生装置を提供することができその実用的効果は大きい。

## 4、図面の簡単な説明

第1図は本発明の一実施例の光学的情報記録再生装配のプロック図、第2図は本発明に適用される光ディスクの第1の実施例のディスクフォーマット構成図、第3図は第2図のプロック15の詳細構成図、第4図は本発明のRO光ディスクのセクタECCエリア20の一実施例の構成図、第5図

できることはいうまでもない。

以上のように、WTディスクと同じディスクフォーマット構成でディフェクトに強いROディスクが構成できることは、光ディスクのディスクフォーマットの統一、論理セクタアドレスと物理セクタアドレス管理の簡便化およびコントローラの制御マイクロコードの容量の低減に効果がある。

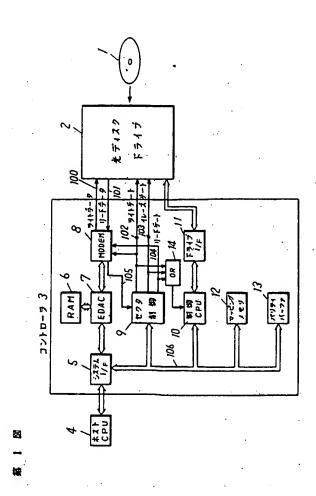
第5 図は本発明に適用される光ディスクの第2 の実施例のディスクフォーマット構成図である。第5 図(a)はWTディスク、第5 図(b)はR Oディスクのディスクフォーマット構成図である。第5 図において番号1、15から18は第2 図と同じものを表わし、23 と24 はそれぞれトラック毎に設けられたセクタ代替/マッピングエリアとセクタECCエリアである。

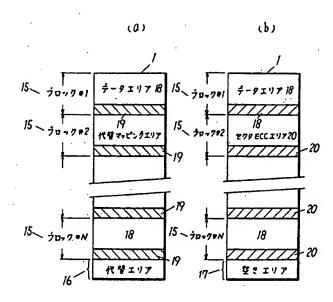
セクタ代替/マッピングエリア23は、エラー 訂正不能セクタの発生確率10<sup>-8</sup>~10<sup>-10</sup>から 考えて1トラックに1セクタで十分である。

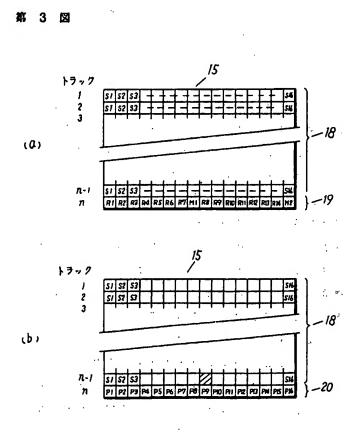
第 5 図 の 構成 は、 スパイラルトラック をもつ 光 ディスク 1 の データ 記録と 記録 直後の リートペリ

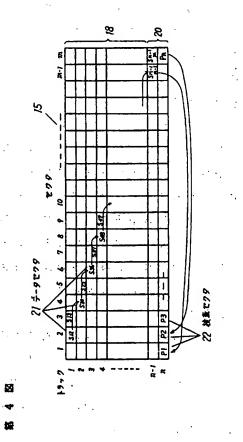
は本発明に適用される光ディスクの第2の実施例 のディスクフォーマット構成図である。

1 … 光 アィスク、2 … 光 アィスクドライブ、3 … コントローラ、 4 … ホスト C P U 、 5 … システ ムインターフェース、6 … ランダムアクセスメモ リ、7…エラー訂正検出回路、8…データ変調復 調回路、9…セクタリード/ライト制御回路、1 0 … 制御CPU、11 … ドライアインターフェー ス、12…マッピングメモリ、13…パリティパッ ファ、14…0凡回路、15…プロック、16… 交替エリア、17…空きエリア、18…アータエ リア、19…代替/マッピングエリア、20…セ クタE C C エリア、 2 1 … データセクタ、 2 2 … 検査セクタ、23…セクタ代替/マッピングエリ ア、24 ··· セクタBCCエリア、100 ··· ライト アータ、101…リードアータ、102…ライト ゲート、103…イレーズゲート、104…リー ドゲート、105…再生アドレス信号、R…代替 セクタ、 S … アータセクタ、 R … 代替セクタ、 M …マッピングセクタ。









第 5 図

